**WQ物奇微电子2023届校园招聘**

一、公司介绍
物奇创立于2016年，是一家国内领先的有线和无线通信半导体设计公司。我们通过业界领先的通信、安全和人工智能技术，为工业、数字娱乐、宽带接入以及移动设备的制造商提供业界一流的SOC芯片上系统和软件解决方案，产品线已涵盖了WIFI、蓝牙以及电力线载波通信等领域。

物奇核心团队均来自世界顶级的半导体设计公司，具有多年研发经验和多项研发成果，拥有国际一流的产品开发和量产能力，公司已经有多款年出货超过千万片的产品，且在WIFI6/6E/7领域拥有了国内领先的技术储备，即将推出多款量产产品。我们分别在上海、深圳、重庆、长沙设有研发中心，团队中研发人员占比85%以上，且一半以上有硕士研究生以上学历。

二、招聘岗位

|  |  |  |
| --- | --- | --- |
| 岗位名称 | 地区 | 人数需求 |
| 音频算法工程师 | 上海 深圳 | 5 |
| 通信算法工程师 | 上海 | 5 |
| 数字芯片设计工程师 | 上海 重庆 长沙 | 10 |
| 数字芯片验证工程师 | 上海 重庆 长沙 | 10 |
| 数字芯片DFT工程师 | 上海 | 5 |
| 射频硬件开发工程师 | 上海 | 5 |
| 嵌入式软件开发工程师 | 上海 深圳 重庆 | 10 |
| 通信协议软件开发工程师 | 上海 深圳 重庆 | 15 |
| 自动化软件测试工程师 | 上海 深圳 重庆 | 10 |
| 模拟芯片电路设计工程师 | 上海 | 5 |

三、岗位薪资
上海和深圳：本科 18-27W 硕士30-45W 博士 52.5W以上
重庆和长沙：本科12-19.5W 硕士 22.5-33W 博士42W以上

四、简历投递方式
（1）点击下方链接

<https://jinshuju.net/f/uSYXKJ>
（2）扫描下方二维码


五、简历投递进程查询（扫描下方二维码进群咨询）



六、岗位详情
**1.音频算法工程师**

工作职责：

1. 负责语音算法和音效算法在芯片上的移植和优化;

2. 蓝牙音频编解码的开发。

职位需求：

1. 本科及以上学历，信号处理、电子工程、通讯等相关专业；

2. 扎实的数字信号处理知识；

3. 了解常用的语音处理算法和音频后处理等优先；

4. 有DSP使用经验者优先；

5. 良好的沟通能力和团队合作精神，具有高度的责任心和进取精神。

**2.通信算法工程师**工作职责：

1. 负责通信算法开发；

2.  通信算法在芯片上的移植和优化。

职位需求：

1. 本科及以上学历，信号处理、电子工程、通讯等相关专业；

2. 扎实的数字信号处理知识；

3. 了解蓝牙 wifi物理层协议者优先；

4. 良好的沟通能力和团队合作精神，具有高度的责任心和进取精神。

**3.数字芯片设计工程师**

工作职责：

1. 完成模块级结构设计，RTL实现/验证以及相关验证工作；
2. 完成SOC架构设计，RTL集成/验证及相关验证工作；
3. 参与分析和优化产品PPA（Performance，Power，Area）；
4. 参与芯片综合，DFT，后端的设计和实现；
5. 参与FPGA的综合和系统调试工作；
6. 参与芯片测试方案和支持芯片测试工作;
职位需求：

1. 电子/通信相关专业，本科/硕士学历；
2. 理解数字电路设计和验证方法学；
3. 精通verilog RTL, System Verilog描述语言，有实际项目经验为佳；
4. 有较强的动手能力和探知欲；
5. 正直诚信、有责任心和团队合作精神、有较强的抗压能力；
6. 有相关综合，DFT及时序分析经验者为佳。

**4.数字芯片验证工程师**

工作职责：
1.负责SOC芯片系统级验证及模块级验证；
2.根据设计需求，提取feature list，制定testplan，搭建基于UVM的验证平台；
3.根据testplan编写测试用例，开展回归测试；
4.收集功能覆盖率和代码覆盖率，开展门级网表功能和时序仿真；

5.支持软件团队进行FPGA测试及芯片bring up 测试；
职位需求：
1.微电子、计算机、通信类专业，本科及以上学历；
2.熟悉System Verilog和UVM验证方法学，熟悉相关EDA工具；
3.熟悉IC设计及验证流程，具备IP/SOC验证经验者优先；
4.了解AXI/AHB/APB等总线协议优先；

5.具有perl/python/shell/makefile编程经验者优先；
6.良好的沟通能力和团队合作精神，具有高度的责任心和进取精神。

**5.数字芯片DFT工程师**

工作职责：

1.熟悉常用DFT方法和原理；

2.建立和维护DFT流程，熟悉脚本语言；

3.负责DFT可测试行逻辑设计工作,包括SCAN/MBIST/ATPG/BoundaryScan等；

4.熟悉RTL，网表仿真，有很好的debug能力，熟悉verilogHDL语言。

职位需求：

1.微电子，电气工程或计算机相关专业，本科或者硕士学历；

2.有良好的电路原理知识，熟悉时序约束，DFT原理、方法；

3.熟练使用Mentor/Synopsys/Cadence中至少一种 DFT EDA工具；

4.有很强的解决问题，自我驱动，团队合作精神。

**6.射频硬件开发工程师**

工作职责：

1.负责物联网芯片相关电路的设计和性能验证，完成设计报告和验证文档;

2.负责与相关部门优化射频性能和指标，满足协议要求;

3.负责射频相关物料测试和认证;

4.负责物联网芯片量产相关的测试配置和流程优化。

职位需求：

1.微波、通信、电子工程等相关专业，硕士及以上学历;

2.熟悉射频链路如LNA、mixer、filter、PLL等各功能模块及指标;

3.熟练掌握至少一种射频开发工具如Ansys HFSS/siwave、Keysight ADS/systemvue，有射频电路或天线经验;

4.积极主动、学习能力强、善于沟通、具有团队合作精神。

**7.嵌入式软件开发工程师**

工作职责：
1.独立完成需求分析、程序编写及调试测试等工作;

2.根据行业协议开发通讯层软件和软件接口;

3.改进嵌入式软件系统现有功能，进行嵌入式系统软件升级;

4.与硬件团队设计硬件软件协议和接口;

5.现场支持客户并解决技术问题。
职位需求：
1.计算机应用、自动化、通信或相关专业学士及以上学历;

2. 有一定的数字电路模拟电路基础;
3. 熟练使用 C 语言编程;

4. 熟悉 ARM/RISCV， 嵌入式处理器的体系结构者优先;

5. 良好的沟通能力和团队合作精神，具有高度的责任心和进取精神。

**8.通信协议软件工程师**

工作职责：
1. 基于自研蓝牙芯片，进行蓝牙及低功耗蓝牙软件的开发，包括 Bluetooth Controller、Host 及 SDK 软件的开发；
2. 跟底层工程师合作，进行软件的设计与实现；
3. 推动蓝牙新 feature 的开发与设计，以及必要开发文档的撰写；
4. 参与协议栈的认证工作。
职位需求：
1. 通信，电子，计算机等相关专业本科以上学历；
2. 了解蓝牙或低功耗蓝牙协议优先；
3. 熟悉C 语言编程。有嵌入式软件开发经验， Android/Linux 开发经验优先；
4. 良好的沟通能力，团队合作精神，具有较强的工作责任心和敬业精神。

**9.自动化测试工程师**

工作职责:

1. 参与自动化测试平台的架构建设和优化；

2. 对接测试需求，制定自动化方案和策略；

3. 负责自动化代码实现，测试/调试工具开发，提升测试效率。

职位需求:

1. 本科以上学历，计算机应用、自动化、通信或相关专业学士及以上学历；

2. 有自动化测试开发经验者优先；

3. 至少精通1门编程语言（python,c/c++）；

4. 良好的沟通能力和团队合作精神，具有高度的责任心和进取精神。

**10.模拟芯片电路设计工程师**

1.设计各种芯片的射频，模拟，音频，高速接口，电源管理相关电路，包括但不限于

射频及模拟电路（PA, LNA, Filters, high speed ADC，DAC，Opamp，Drivers, Serdes, 等）

电源管理电路（DCDC，Charge Pump，LDO，Bandgap等）

2.协助版图工程师完成高质量的版图设计；

3.协助应用工程师完成相关模块的应用电路和测试任务。

任职要求

1.硕士及以上学历，微电子相关专业；

2.设计过PA, LNA, CMOS amplifier, low pass filters, LDO, ADC and DAC, DCDC 等中的一种或多种；

3.本科硕士成绩优秀，电路基础扎实，在国际顶级会议或期刊发表论文者优先；

4.有相关射频模拟模块流片经验，国内国际科创比赛获奖或先进工艺设计经验者优先；

5.自我驱动，工作认真负责，具有良好的沟通和团队协作能力。