**Cadence 2016 校招职位**

**公司介绍**

Cadence是一家电子设计自动化 (EDA)与半导体知识产权(IP)的领先供应商。我们的定制/模拟工具帮助工程师设计构成芯片级系统(SoCs)芯片的晶体管、标准单元和IP模块。我们的数字工具可对千兆级、千兆赫兹及最新半导体工艺节点的SoC进行自动化设计和验证。我们的IC封装和PCB工具可实现完整的电路板和子系统的设计。

Cadence还提供用于存储器、接口协议、模拟/混合信号组件和专业处理器设计IP和验证IP不断增长的产品。在系统层面，Cadence提供一个集成的硬件/软件套件协同开发平台。总之，Cadence的创新技术在创造改变生活的重大电子产品中起着至关重要的作用。

Cadence作为全球EDA行业的领军人物，我们为优秀的你提供有竞争力的薪酬福利，前沿的技术平台，全面系统的培训课程和畅通的职业晋升通道。同时你还将参与到众多的公益活动和多彩的员工活动中。无论是你的技术能力，外语水平，还是管理技巧，人际沟通，都能得到全方位的提升，使你在未来的工作和生活中受益良多。我们关注每一个员工的职业发展，并为之努力。

如果你热爱产品验证、软件研发、IC设计工作，热衷探索EDA最前沿的技术，并且喜欢国际化的团队工作氛围，那还等什么？

快快加入Cadence大家庭！简历请直接发送至：job\_china@cadence.com，Cadence将为您提供最广阔的舞台！

欢迎关注Cadence大街网主页[http://www.dajie.com/corp/1003726/project/56726](http://www.dajie.com/corp/1003726/project/56726%22%20%5Ct%20%22_blank)

更多职位信息请关注Cadence中国招聘官方微信平台，微信号：**Cadence微招聘**



**签名档二维码.JPG *(30.91 KB, 下载次数: 1)***

[**下载附件**](http://club.xdnice.com/forum.php?mod=attachment&aid=MjkxNDE3fDdlYTJiMWU3fDE0NTAzMzUzMzJ8ODU4Mjl8MTM4OTAxNg%3D%3D&nothumb=yes)**保存到相册**

**2015-9-23 11:42 上传**

**需求专业：**

微电子，电子信息工程，计算机，软件工程及相关专业的2016届毕业的硕士、博士生投递。

**投递方式：**

If you have interest, PLS send your update CV to: lynnbian@cadence.com(简历投

递格式：姓名+学校+申请职位+工作地点)

**1.产品验证工程师 - 数字后端 (DSG)-上海**

职位描述：

(1)验证数字后端EDA工具Encounter/Innovus，确保产品在整个后端设计流程中可以正确工

作，实现各个步骤的设计目标并满足性能要求,签字认可产品发布。

职位需求：

(1)熟练掌握微电子专业的基础知，深入理解时序功耗分析优化，超大规模集成电路制造工

艺原理，先进制程设计规则者优先

(2)熟悉IC设计流程，有使用EDA工具（Cadence/Synopsys/Magma/Mentor）经验者优先

(3)熟悉Linux/Unix工作环境，熟悉perl/tcl/csh等，有脚本设计经验及自动化测试经验者

优先

(4)具备良好的自学能力和团队协作精神。

(5)本科及以上学历，英文读写流利，听说熟练。

**2.产品工程师 - 数字后端 (DSG))-上海**

职位描述：

设计开发数字后端工具Encounter/Innovus，并对Cadence亚太及全球数字后端业务提供技

术支持。

职位需求：

(1)熟练掌握微电子专业的基础知，深入理解时序功耗分析优化，超大规模集成电路制造工

艺原理，先进制程设计规则者优先

(2)熟悉IC设计流程，有使用EDA工具（Cadence/Synopsys/Magma/Mentor）经验者优先

(3)熟悉Linux/Unix工作环境，熟悉perl/tcl/csh等，有脚本设计经验及自动化测试经验者

优先

(4)具备良好的自学能力和团队协作精神。

(5)本科及以上学历，英文读写流利，听说熟练。