



深圳锐越微技术有限公司

一、公司简介

深圳锐越微技术有限公司，由深圳市“孔雀计划”与广东省“珠江计划”引进海外高层次人才创新团队创办，是深圳市和广东省政府重点资助和投资的专业从事高端芯片设计开发的高新技术企业。公司创始团队由英特尔、高通等顶级芯片公司的资深专业人士组成；核心成员曾发表芯片领域国际顶级论文 ISSCC、VLSI、JSSC 等数十篇，获美国发明专利授权十多项、待审发明专利 20 多项；精于射频、模拟、与混合信号等系统芯片的设计开发，具有在 28nm/14nm 等先进的 CMOS 工艺上从事全球领先的芯片技术与产品开发的丰富经验。

公司针对智能家居、智慧城市、智能驾驶、智能机器人、无人机、智能穿戴、工业 4.0 等新兴物联网市场，开发业界领先的从前端智能感知、计算处理、到无线通信接入云端的全链路芯片级完整解决方案，包括：低功耗处理器与无线通信集成系统芯片，微波、毫米波雷达芯片，计算机视觉、深度学习与人工智能芯片，等。

公司不仅具备业界领先的芯片专业技术，还具有国际化多元化的文化背景。目前公司约四分之一研发人员具有在美国留学工作的经历；公司员工毕业于斯坦福、伯克利、UIUC、伊利诺伊理工、佛罗里达、南加州、明尼苏达、俄亥俄州立，以及清华、复旦、中科院、南开、哈工大、武大、华中科大、东南、天大、中山、华南理工、成电、西电等国内外名校。公司不仅提供完善的人才培养机制，还提供有竞争力的薪酬及股份待遇。

二、招聘职位

1. 射频模拟 IC 设计工程师

职责：

- 1) 参与制定无线通信射频系统的架构与指标
- 2) 参与射频系统各模块的 IC 设计、仿真、制图、验证、及测试。

要求：

- 1) 集成电路、微电子、或相关专业博士或硕士，经验优先。
- 2) 熟悉 CMOS 半导体工艺的基本原理；熟悉基于 CMOS 工艺的 LNA、PA、VCO/DCO、PLL、Mixer、OpAmp、LDO 等各 RF/Analog IC 模块的基本原理和设计方法；
- 3) 具有 SpectreRF 和 ADS 射频电路仿真工具经验，了解 ADS Momentum 或 HFSS 电磁(EM) 仿真工具更佳。

2. 混合信号 IC 设计工程师

职责：

- 1) ADC/DAC/TDC/DTC/DPLL/DPA 等一种或多种模块的设计、仿真、制图、验证、及测试。

要求：

- 1) 集成电路、微电子、或相关专业博士或硕士，经验优先；
- 2) 熟悉 CMOS 半导体工艺的基本原理；熟悉 ADC/DAC、TDC/DTC、数字 PLL、数字 PA 等一个或多个模块，以及 OpAmp、模拟和数字滤波器、数字校准技术的工作原理和设计方法；
- 3) 熟练应用 Matlab 进行建模，以及 Verilog、VerilogAMS 等电路逻辑语言进行编程和 RTL，并有 AMS 混合信号仿真及其验证工具经验；
- 4) 熟悉数字电路设计、时序分析和综合，及其仿真工具。

3. 数字 IC 设计工程师

职责:

- 1) 参与处理器与无线通信数字基带系统的架构设计；参与芯片级和模块级的架构定义和设计规范的制定；
- 2) 参与处理器和无线通信基带系统的子模块及其外围电路的前端 RTL 设计、实现、集成、和验证。
- 3) 参与芯片后端实现，包括用 EDA IC 工具 DC/ PT 进行逻辑综合和静态时序分析、DFT 等。

要求:

- 1) 电子工程或相关专业博士或硕士学位，经验优先；
- 2) 了解数字通信系统架构、数字信号处理的基本原理，及其数字电路的设计与实现，
- 3) 了解嵌入式处理器、内存、数字总线 (AMBA, AHB, APB 等)、与各种标准接口 (SPI, I2C, UART, I2S、USB、SerDes 等) 的基本原理；
- 4) 精通电路逻辑语言，熟练应用 Verilog、SystemVerilog、VHDL 等进行 RTL 实现，并能熟练应用 FPGA 及其工具进行验证；
- 5) 了解数字电路及其低功耗设计技术、时序分析和综合，熟悉 Cadence 或 Synopsis 的数字仿真设计及其验证工具，了解 DFT 和使用脚本语言 Perl 和 Tcl。

4. 无线通信算法工程师

职责:

- 1) 参与无线通信系统的架构及其子模块的算法仿真设计和验证
- 2) 参与模拟射频模块的数字校准及接口的算法仿真设计和验证。

要求:

- 1) 电子工程或相关专业博士或硕士学位，经验优先；
- 2) 了解数字通信系统架构、熟悉数字信号处理的基本原理；
- 3) 熟悉通信基带模块算法，如：调制解调、MIMO、DBF、数字滤波、信道均衡、编码解码、加密解密、AGC、内插抽取、频偏及采样钟同步等；
- 4) 精通 C 语言和 Matlab 等工具，熟悉浮点与定点算法的编程及仿真实现；了解算法定点化对精度与性能的影响。

5. 雷达信号处理工程师

职责：

- 1) 微波毫米波雷达无线传感器的设计
- 2) 雷达信号处理的算法仿真、系统设计、验证和测试。

要求：

- 1) 雷达信号处理或相关专业博士或硕士学位，有经验者优先
- 2) 熟悉雷达系统架构及其信号处理模块的设计和 FPGA 实现
- 3) 熟悉相控阵雷达系统及其多波束合成的原理与算法
- 4) 精通 C、Verilog、Matlab、FPGA 等语言与相关开发与验证工具。

6. 计算视觉算法工程师

职责：

- 1) 目标检测、定位、跟踪、与识别等计算视觉算法的设计与开发；二维和三维图形图像的建模、分析、识别、和处理；
- 2) 计算视觉应用软件的设计开发工作，协助数字芯片工程师在芯片级实现算法等工作。

要求：

- 1) 扎实的数学、几何学、统计学等基础知识，熟悉其在计算视觉领域的应用；具有图形

图像分析和模式识别等计算视觉的扎实理论知识；

2) 精通 C/C++和 Matlab 等编程语言，熟悉 OpenCV、CUDA、OpenCL、和 OpenGL 等相关工具，具备算法工程化的能力；

3) 熟悉物体检测、跟踪、分割、分类识别等计算视觉和图像处理的方法；或熟悉 SLAM 等定位导航算法，以及 stereo、structured light、ToF 等三维成像原理和方法；了解机器学习和深度学习的基本原理、模型、和方法；

4) 了解 CPU 或 GPU 体系架构和硬件加速工具的更佳。

7. 语音信号处理工程师

职责：

1) 负责语音信号处理（SSP）与识别的算法研究与引擎设计开发与工程实现；

2) 负责语音识别等任务的前端信号处理技术研发与工程实现；

3) 负责跟进行业前沿技术发展趋势，跟踪国际最新算法发展方向和相应技术；

4) 负责其他音频相关技术研发

要求

1) 信号处理、计算机、电子信息、自动化等相关专业硕士以上学历；

2) 熟悉信号处理技术（如语音增强，回声消除，麦克风阵列信号等）；

3) 了解当前语音信号处理的方法，能够跟踪最新的研究方向；

4) 了解语音信号处理/语言模型/模式识别/统计分析的相关背景知识；

5) 有 LR/GMM/UBM/SVM/CRF/MaxEnt/HMM/DNN/CNN/RNN 等的研究背景，熟练掌握 CUDA 编程；

6) 精通 C/C++ / Python、matlab 编程，熟悉 Linux 平台；

7) 熟悉 Kaldi/TensorFlow/Torch/Theano/Mxnet，能够对语音信号处理（SSP）算法进行

工程实现和优化

- 8) 熟悉嵌入式加速芯片语音处理优先
- 9) 有较强的自学能力和团队协作精神

8. 人工智能处理器工程师

职责：

- 1) 基于神经网络的深度学习人工智能处理器芯片的设计开发；
- 2) 负责或参与人工智能处理器芯片的功能性能定义与方案调研；
- 3) 负责或参与人工智能处理器的微系统架构设计；
- 4) 负责或参与深度神经网络的压缩与加速器的设计；
- 5) 参与深度学习处理器指令集架构定义；
- 6) 参与深度学习神经网络的核心算法分析与优化工作。

要求：

- 1) 相关专业博士或硕士学位；
- 2) 熟悉 CPU 或 GPU 的体系结构，包括并行处理、指令流水线、存储、缓存等微架构；
- 3) 熟悉基于深度神经网络的计算机视觉算法及其硬件压缩与加速的方法；
- 4) 熟悉或精通 Verilog/VHDL/SystemVerilog/SystemC/中至少一门语言；
- 5) 熟练使用 VCS/Modelsim/ISE/Vivado/Quartus 等 EDA 工具；
- 6) 有较强的学习与独立工作能力和良好的团队合作精神。

9. 嵌入式软件工程师

职责： 职责：

- (1) 进行嵌入式系统的功能设计、架构设计、和代码开发。
- (2) 编写概要设计和详细设计、框架设计、接口设计等。

要求:

- (1) 电子、通信、计算机或自动化等相关专业本科及以上学历;
- (2) 三年及以上嵌入式软件产品的开发工作经验, 熟悉嵌入式开发流程;
- (3) 精通 C 或 C++ 语言编程, 和至少一种 MCU 汇编语言, 熟练使用常用开发工具进行嵌入式软件开发工作;
- (4) 熟悉实时操作系统 (Linux、BOIS、RToS) 及嵌入式微处理器 (ARM、DSP), 具备软件工程概念;
- (5) 熟悉嵌入式系统中的常用接口, 并具有丰富的调试经验;

10. 天线与射频工程师

职责:

- 1) 各种天线的仿真、设计、与测试;
- 2) 射频硬件的设计、开发、与测试;
- 3) 芯片级器件的 3D 电磁仿真设计与建模;
- 4) 芯片封装的 3D 电磁仿真设计与建模。

要求:

- 1) 电磁场与微波相关专业硕士学位。
- 2) 熟悉天线和射频硬件的设计与测试。熟悉 ADS、HFSS 等三维电磁仿真工具。熟悉频谱仪、信号源、网络分析仪、信号分析仪、信号发生器等射频测试设备。

11. 实习生

要求:

- 1) 通信系统、信号处理、数学、计算视觉、图像处理、电路与系统、微电子、计算机、或其他与电子工程相关的专业的研究生;

三、 招聘的相关专业

电路与系统,电子与通信工程,软件工程,电磁场与微波技术,集成电路工程,信息与通信工程,通信与信息系统,模式识别与智能系统,信号与信息处理,计算机系统 结构

宣讲会时间：9月15日上午14:00-17:00

宣讲会地点：四牌楼校区-中山302

公司位于深圳市龙岗区中心城，有舒适的工作环境和良好的工作氛围。公司实行弹性工作制、周末双休、每年集体旅游、各种节假日福利及年终奖金，入职即购买五险一金。

请有意向的同学，尽早把简历预先发如下邮箱，以便公司优先安排你在宣讲会后的面试时间。

联系方式：[**jobs@radiawave.com**](mailto:jobs@radiawave.com)

工作地点：深圳